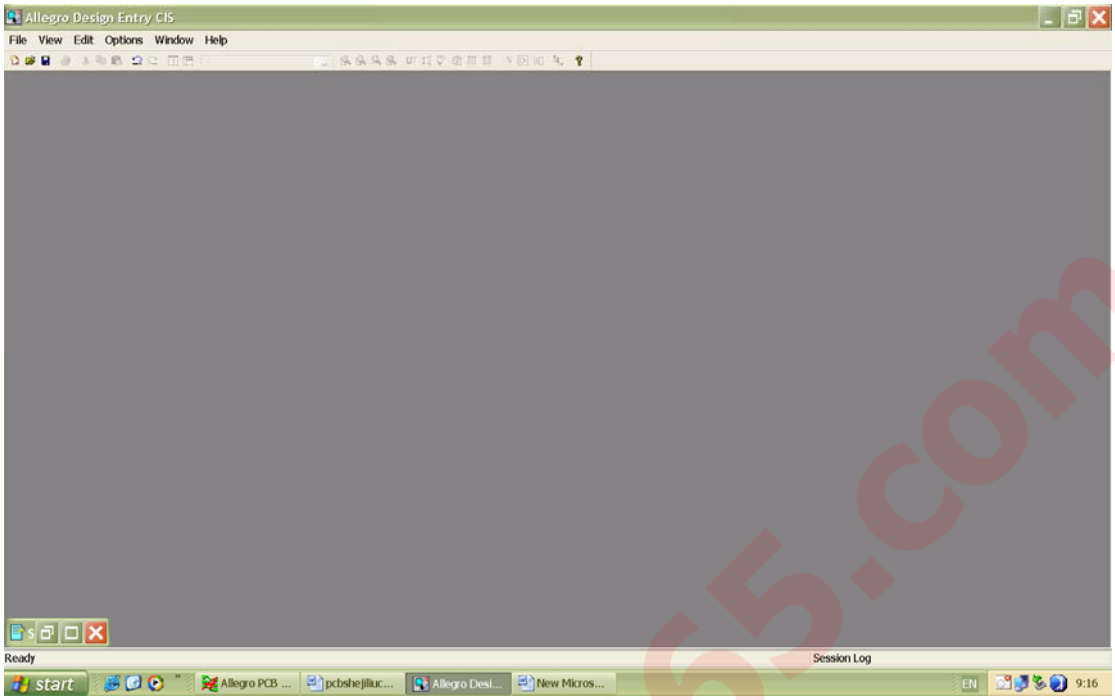
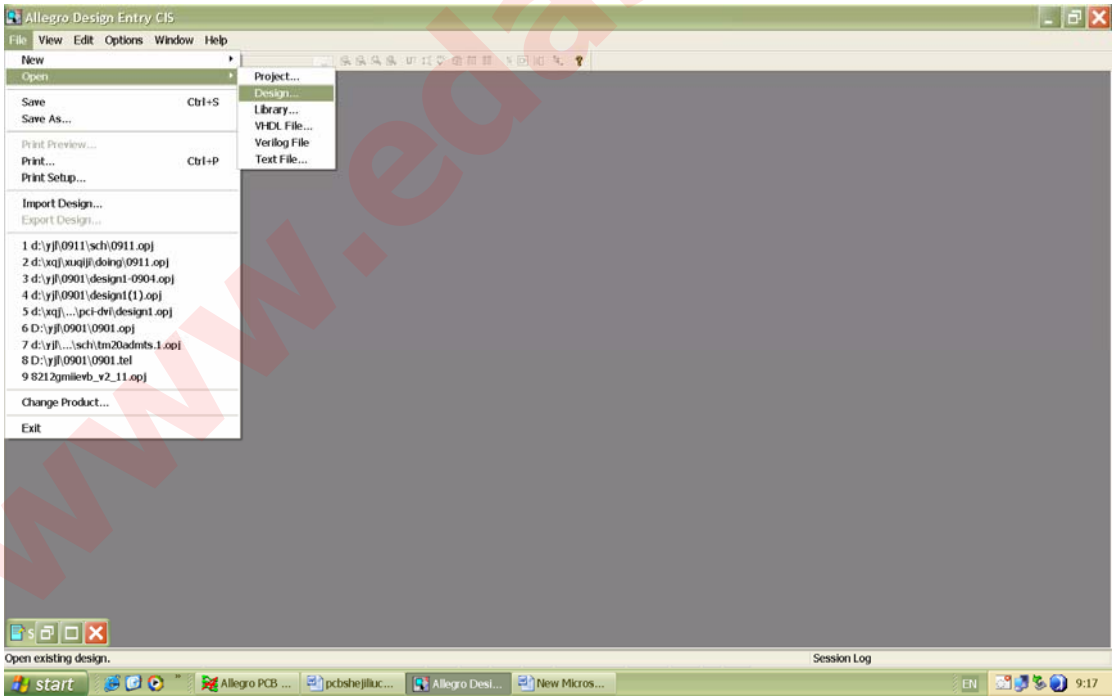
一．原理图生成网络表步骤：

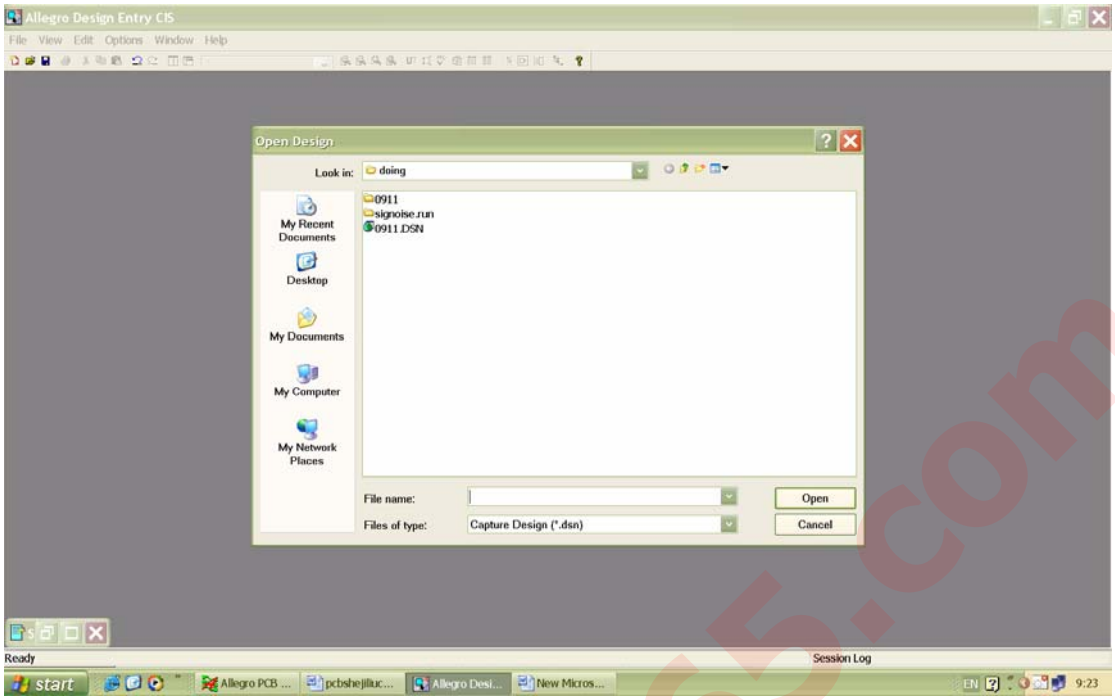
打开 Allegro Design Entry CIS 工具：如图



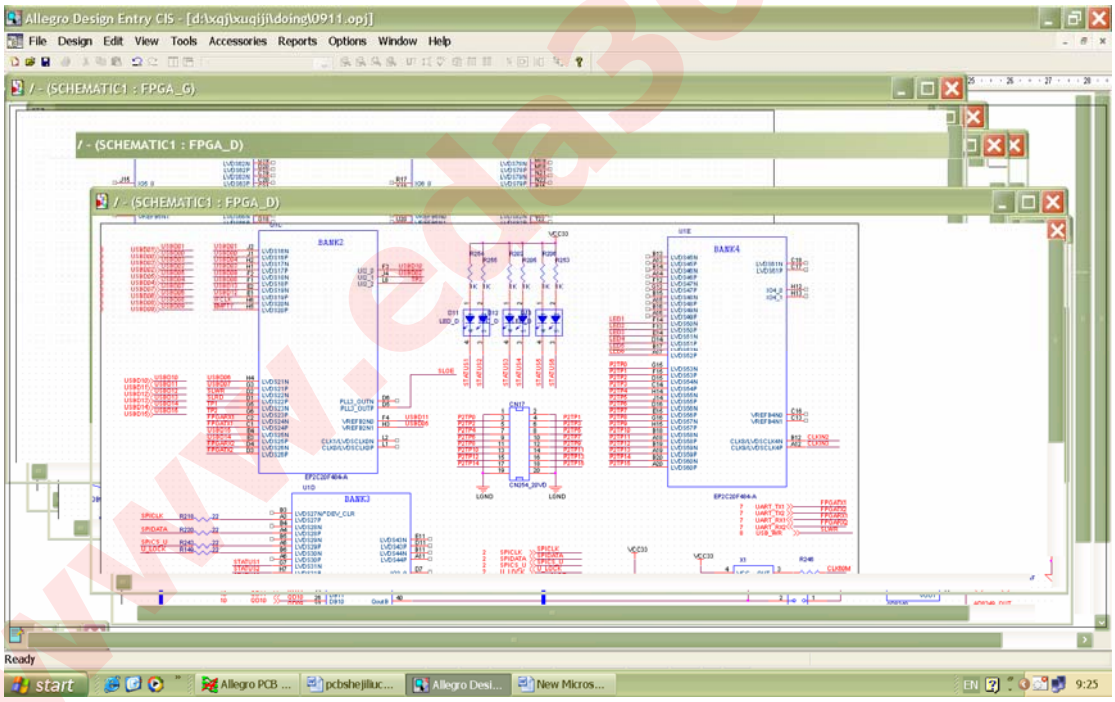
用鼠标点击 File→Open→Design…如图所示



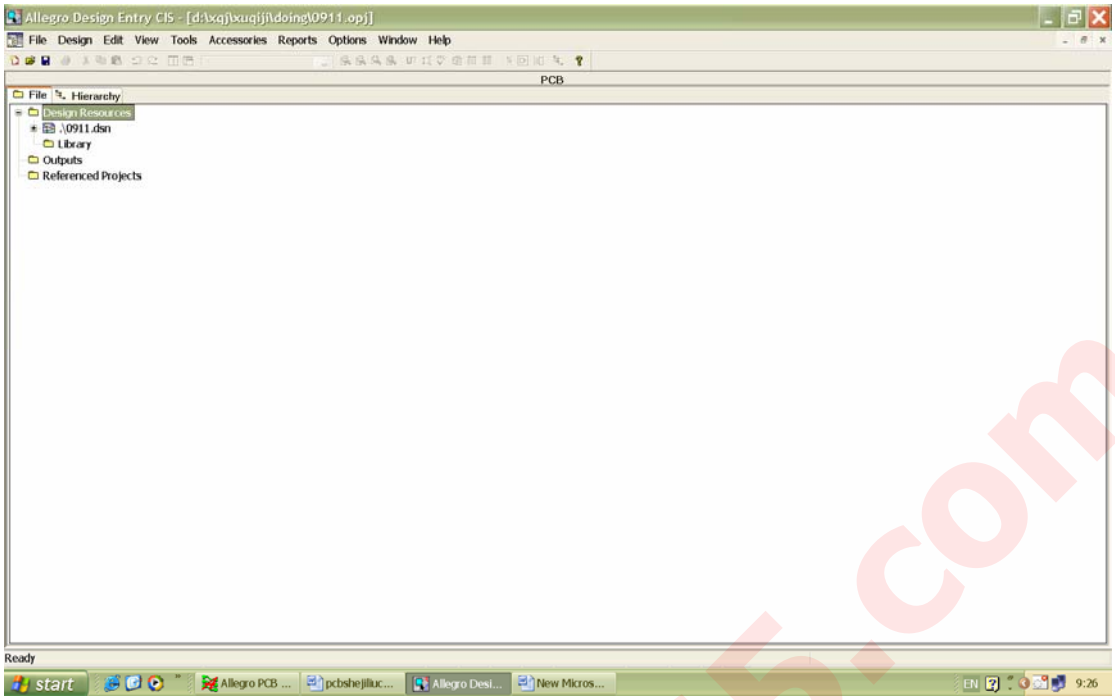
www.eda365.com



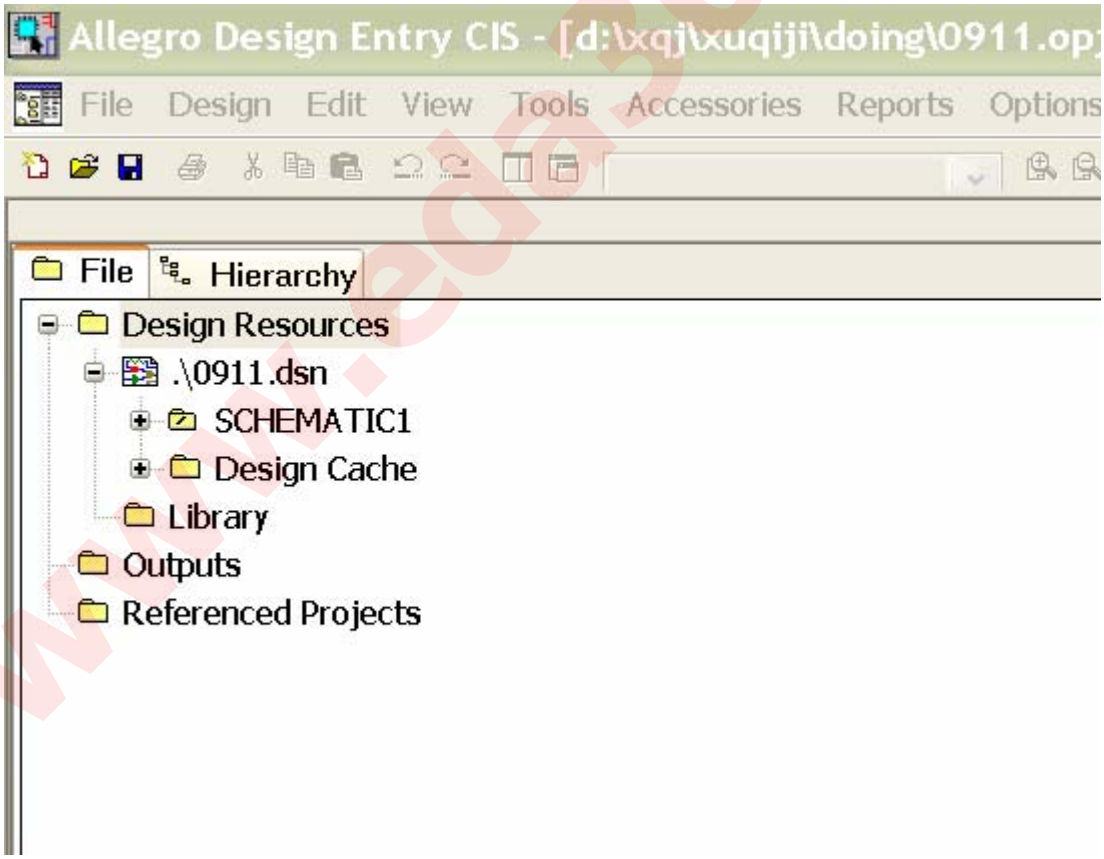
选中原理图（0911.DSN）点击 Open.



www.eda365.com

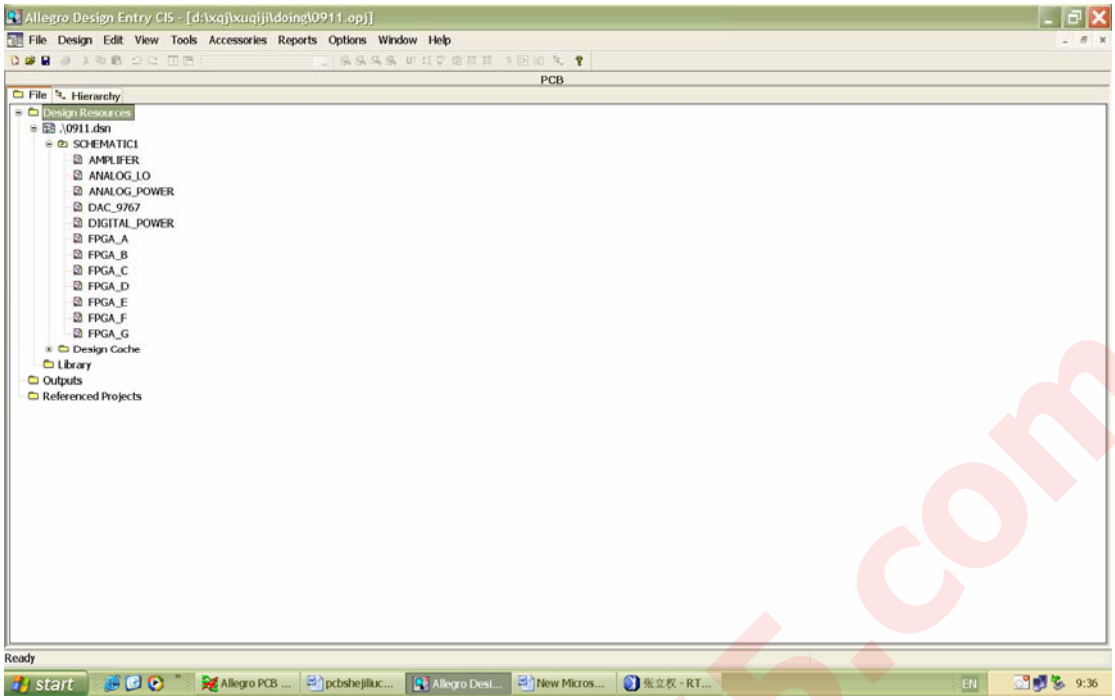


当出现这个界面的时候单击 .\0911.dsn 的加号，出现下图：



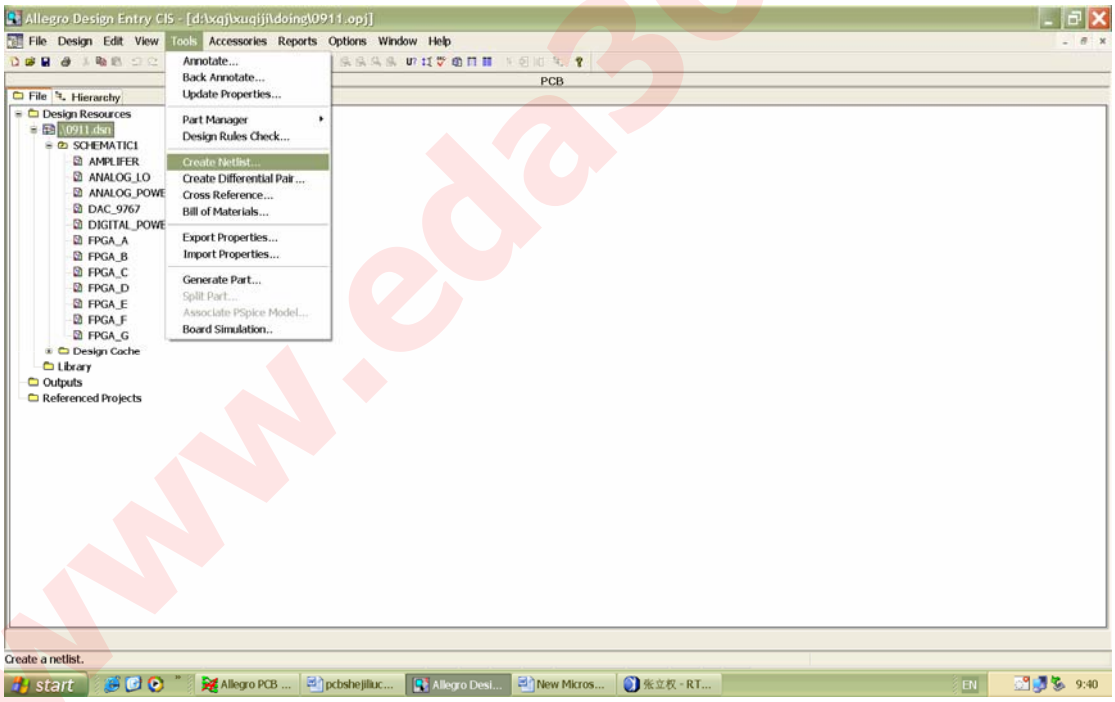
点击 SCHEMATIC1 的加号，出现下图：

www.eda365.com



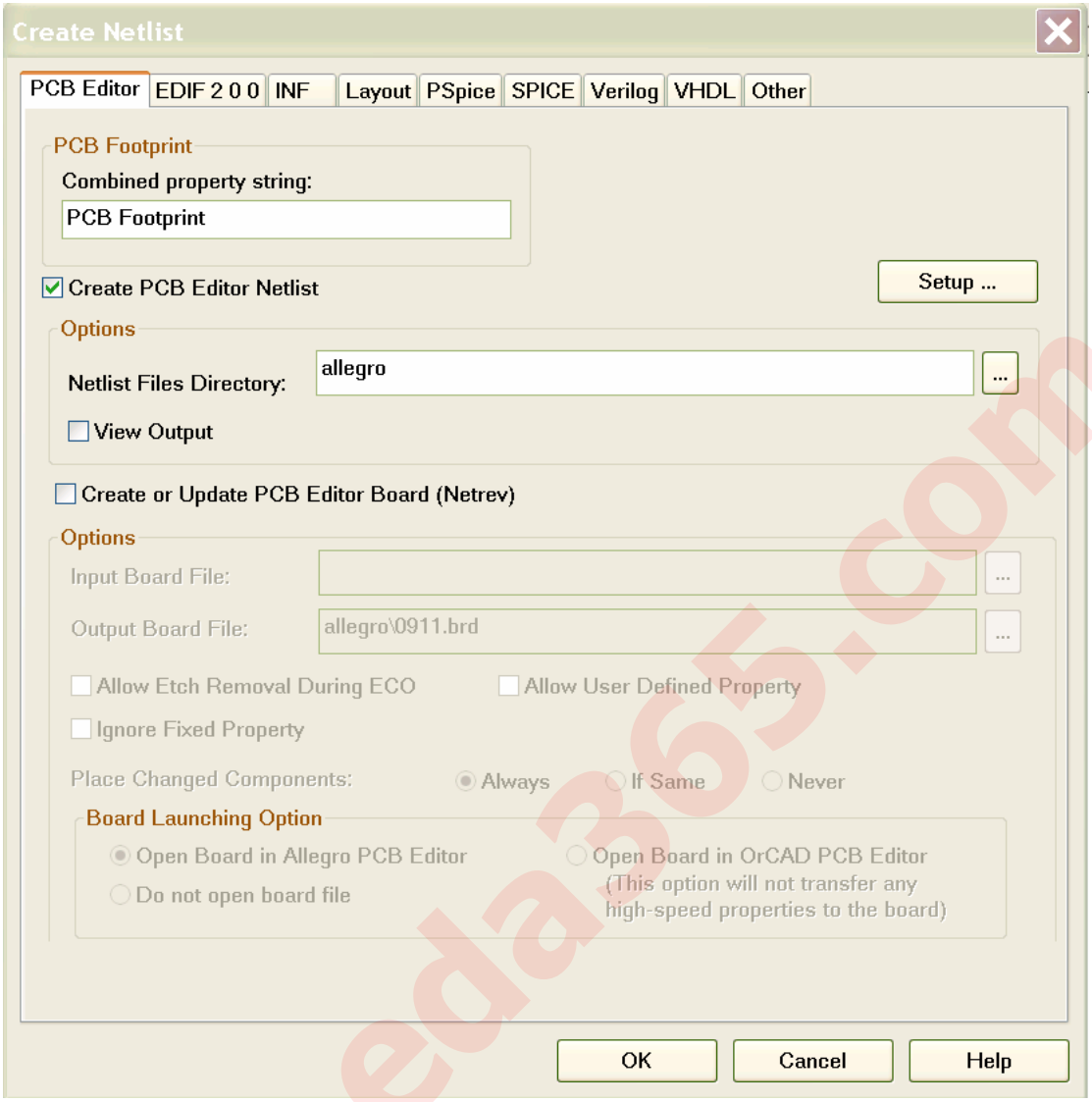
双击 查看原理图。

选中 0911.dsn 然后点击 Tools→Create netlist…



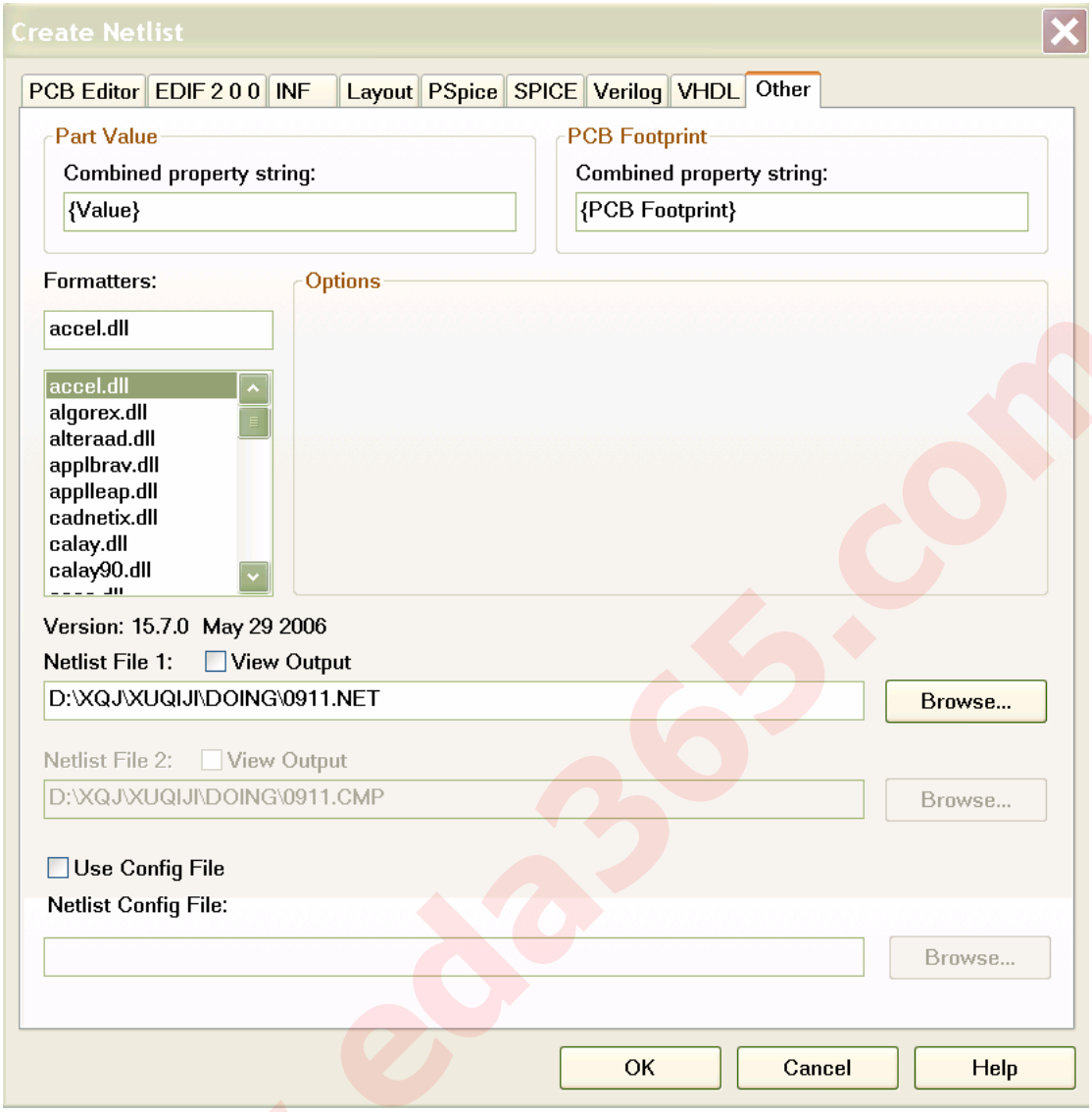
出现创建网络表对话框：

www.eda365.com



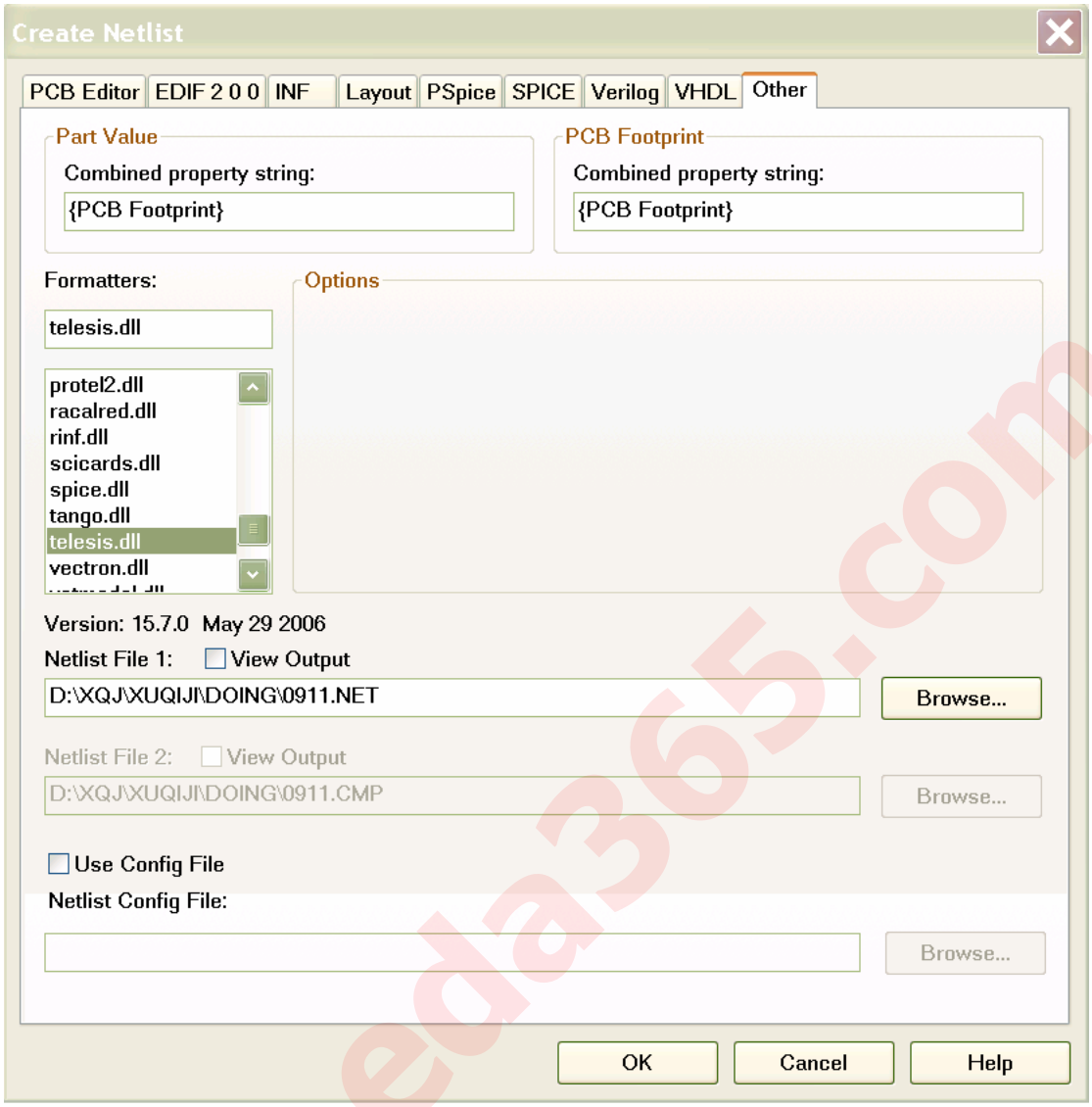
点击 Other 选项：

www.eda365.com



在 Formatters 栏里选中 telesis.dll 格式，在 PCB Footprint 栏里拷贝〔PCB Footprint〕到 Part Value 栏里。如下图点击 OK 即可生成网络表。

www.eda365.com

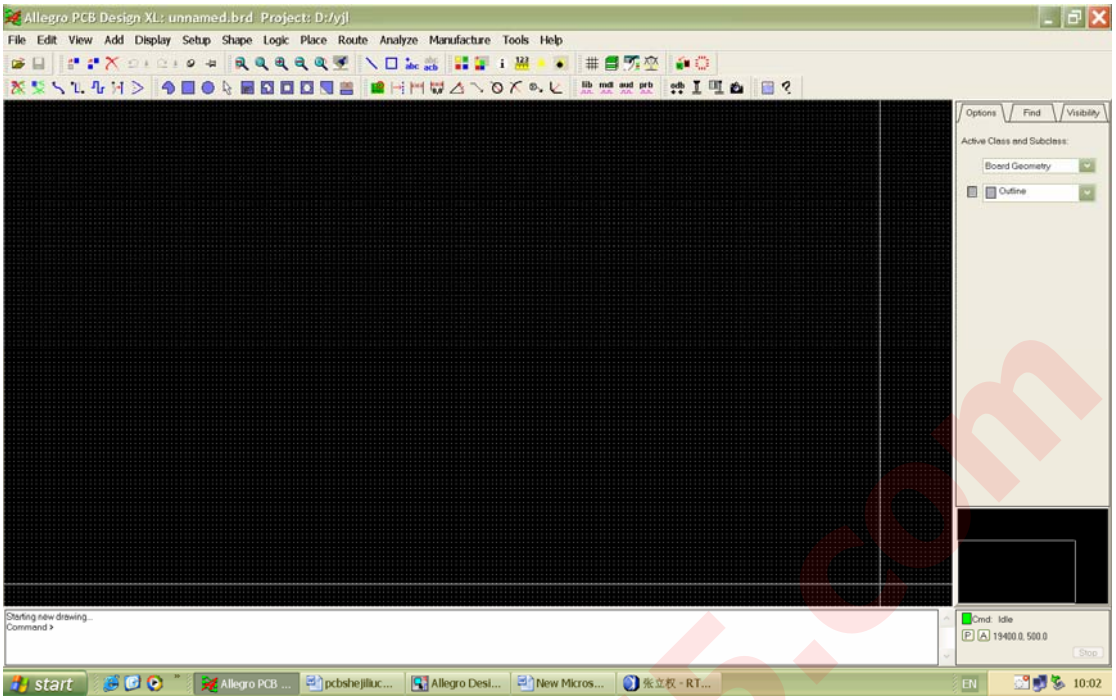


二．建立封装和焊盘

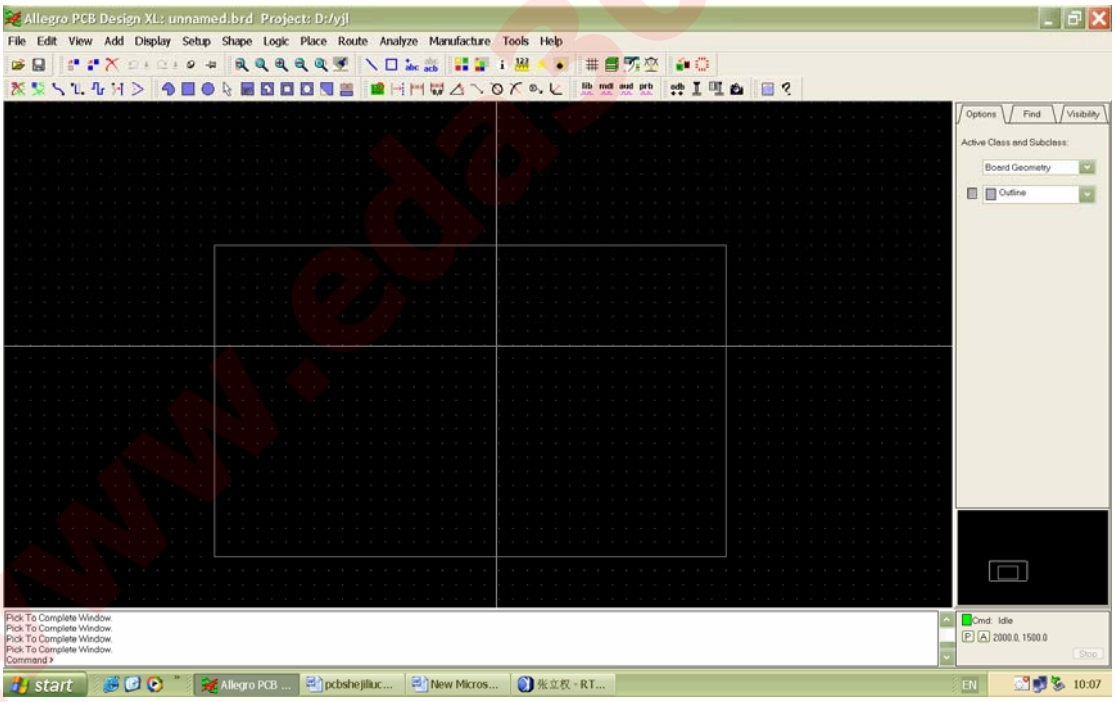
三．导入网络表：

1．打开 Allegro PCB Design 工具。

www.eda365.com

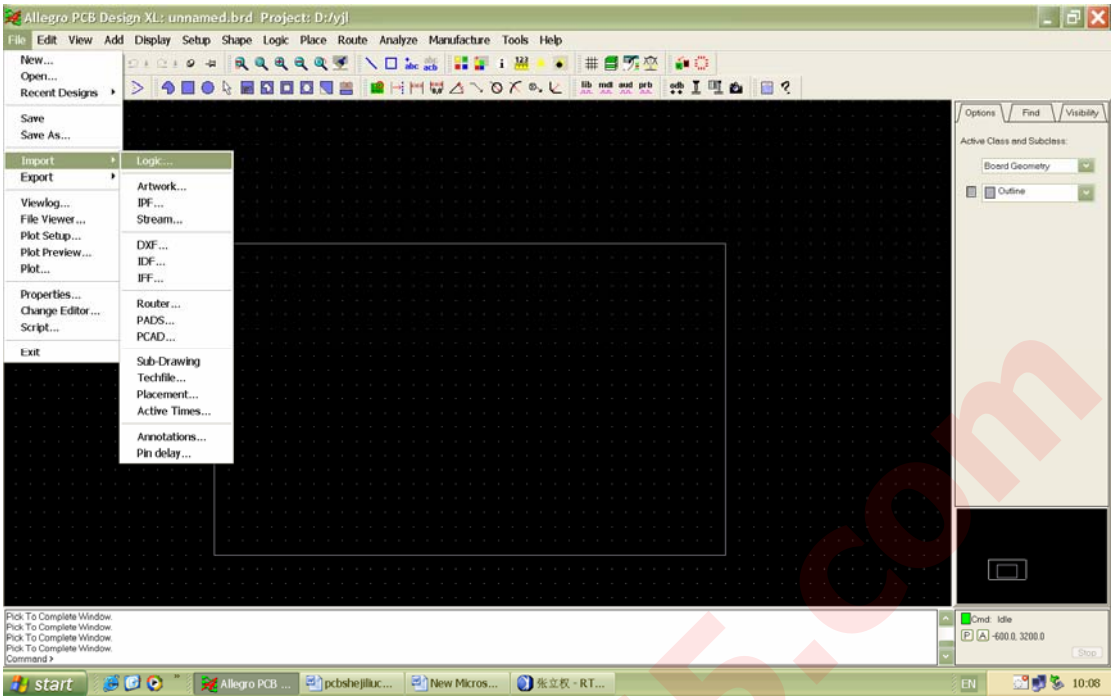


点击 Add line 工具图标 画板框（Out line）

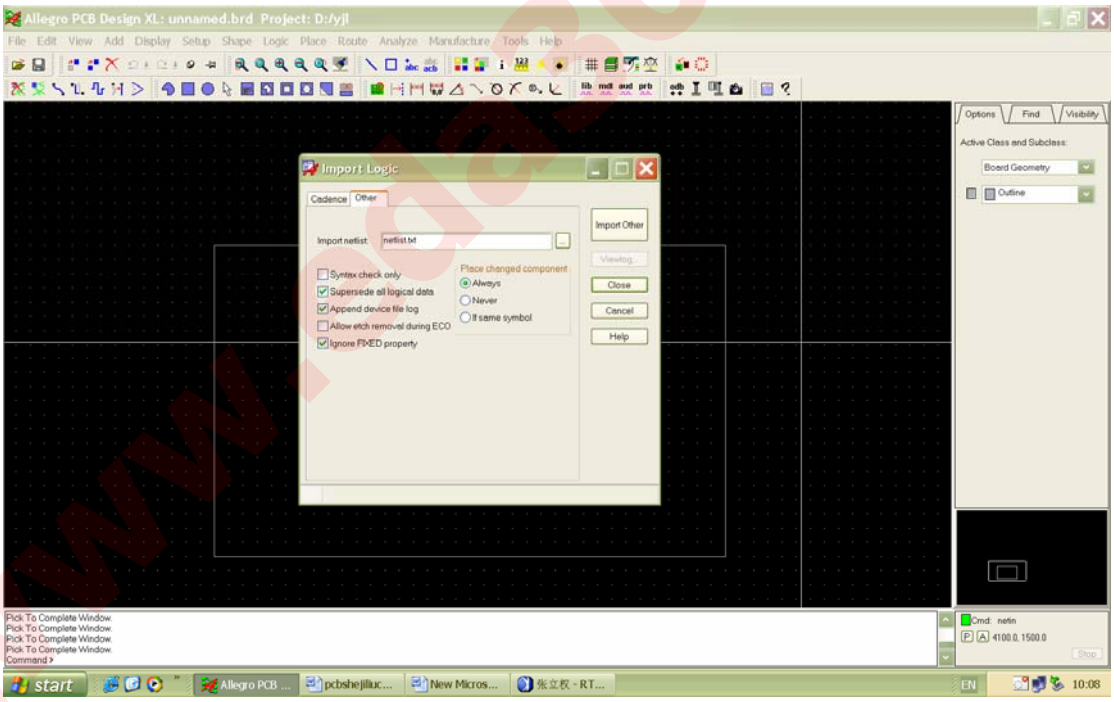


点击 File→Import→Logic…

www.edaz65.com

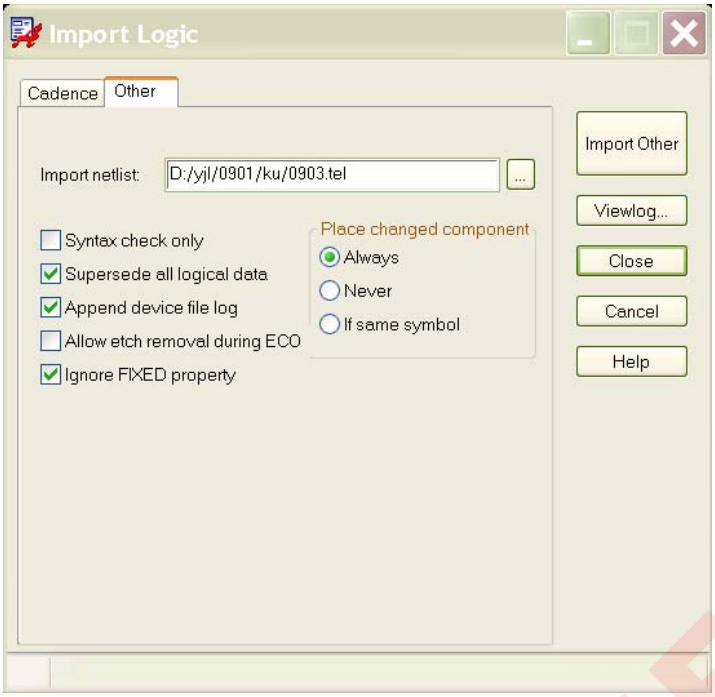


出现导入网络表对话框，如图所示：



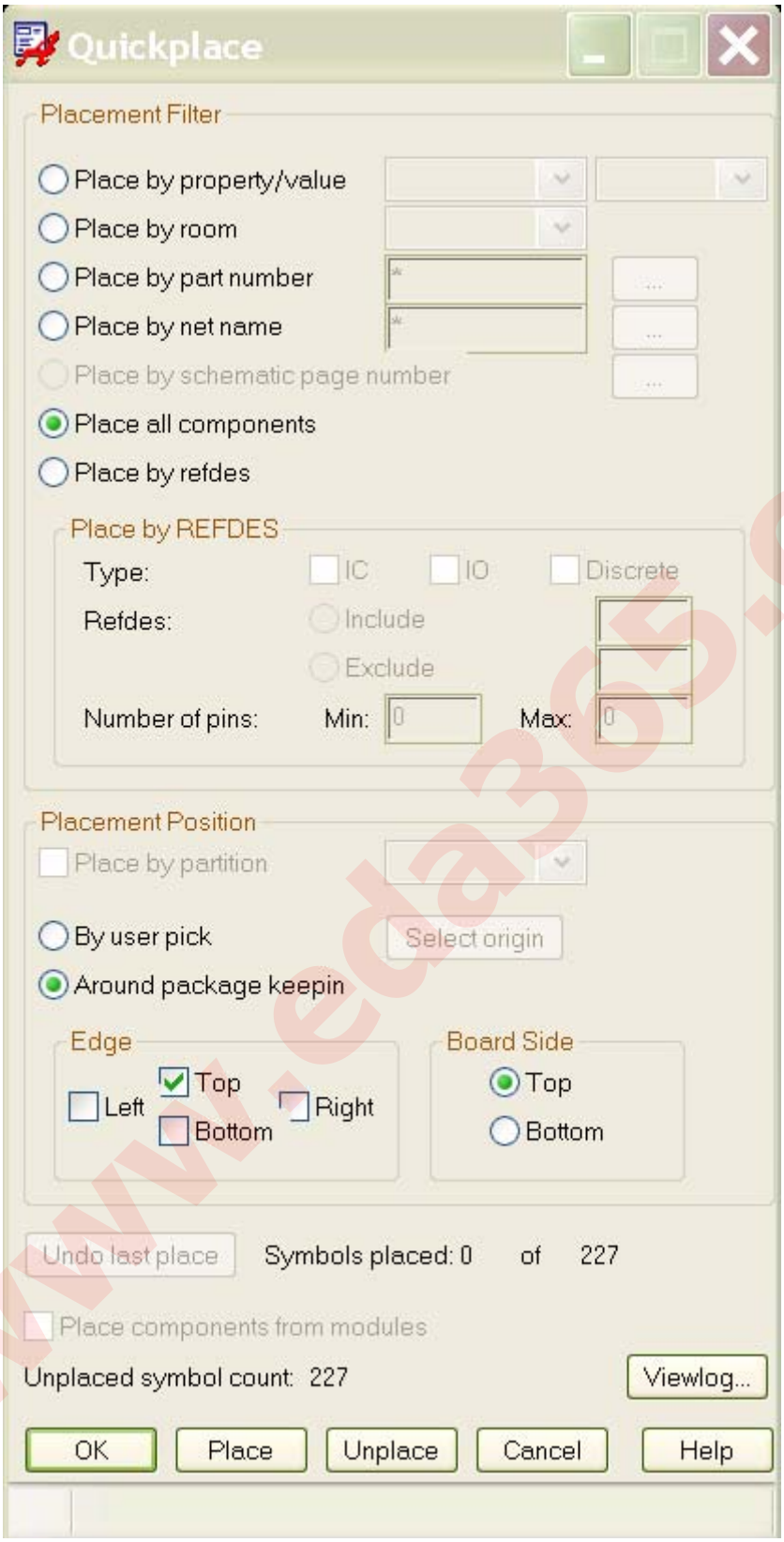
单击 Other 选项,按默认的模式即可，单击 Import Other 导入网络表。

www.pcb365.com



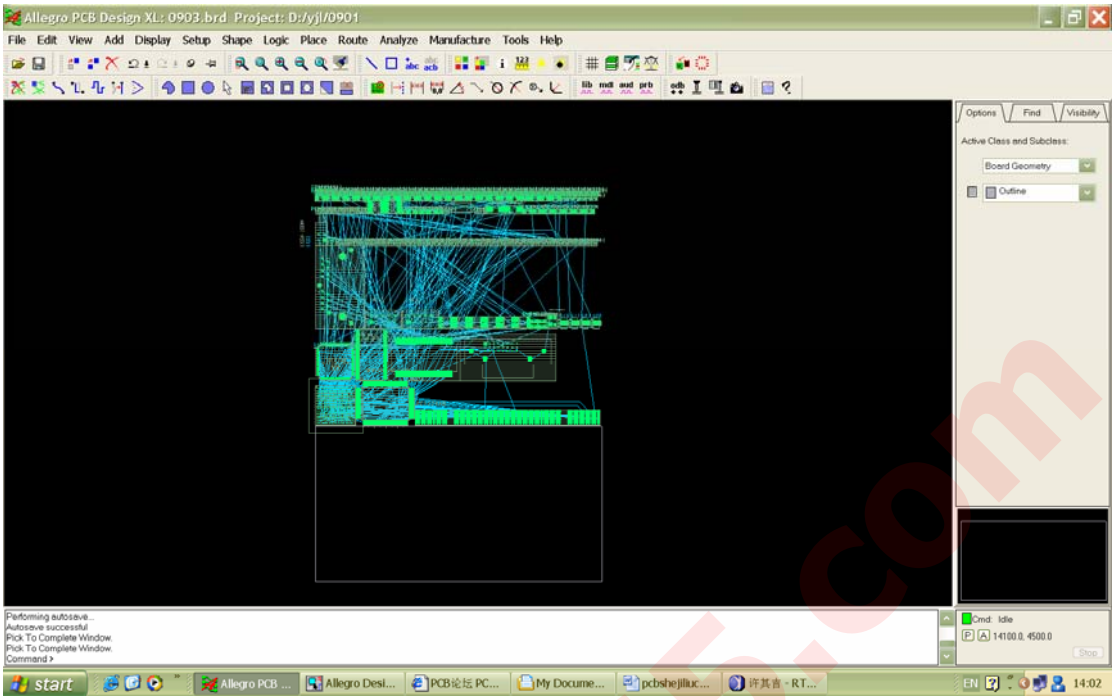
这时只是把网络表导入 Allegro PCB Design 工具里了，并没有显示出来，要通过放置才能出现，点击 Place→Quickplace…如下图对话框：

www.eda365.com

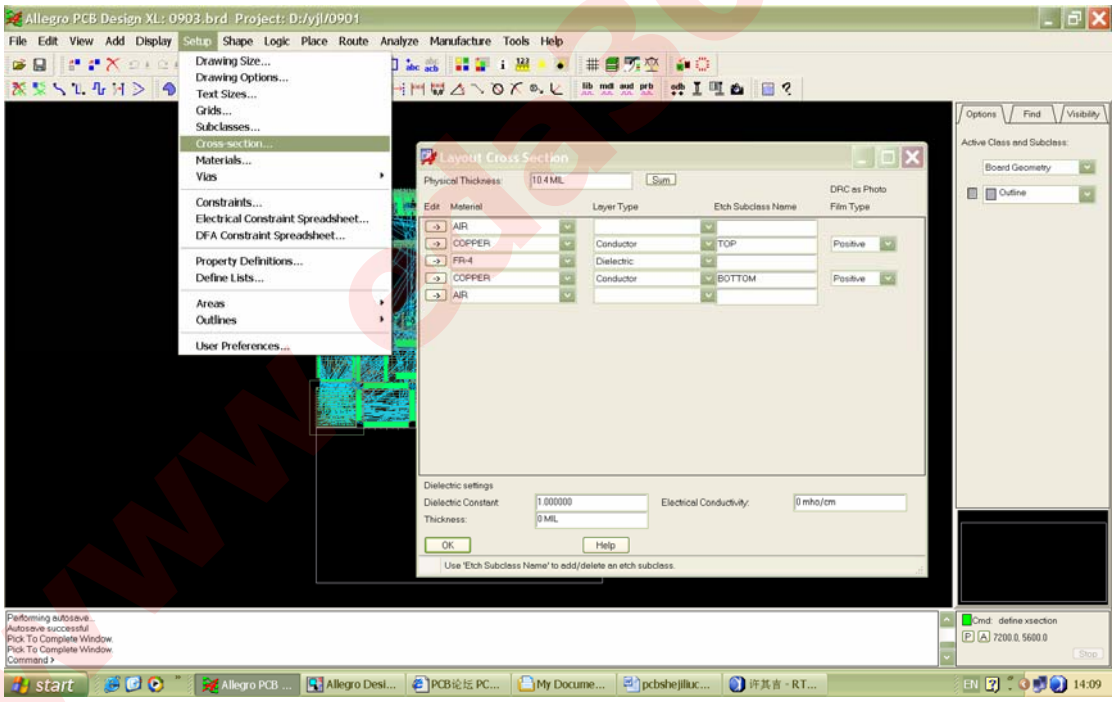


点击 Place 按钮，放置完成。

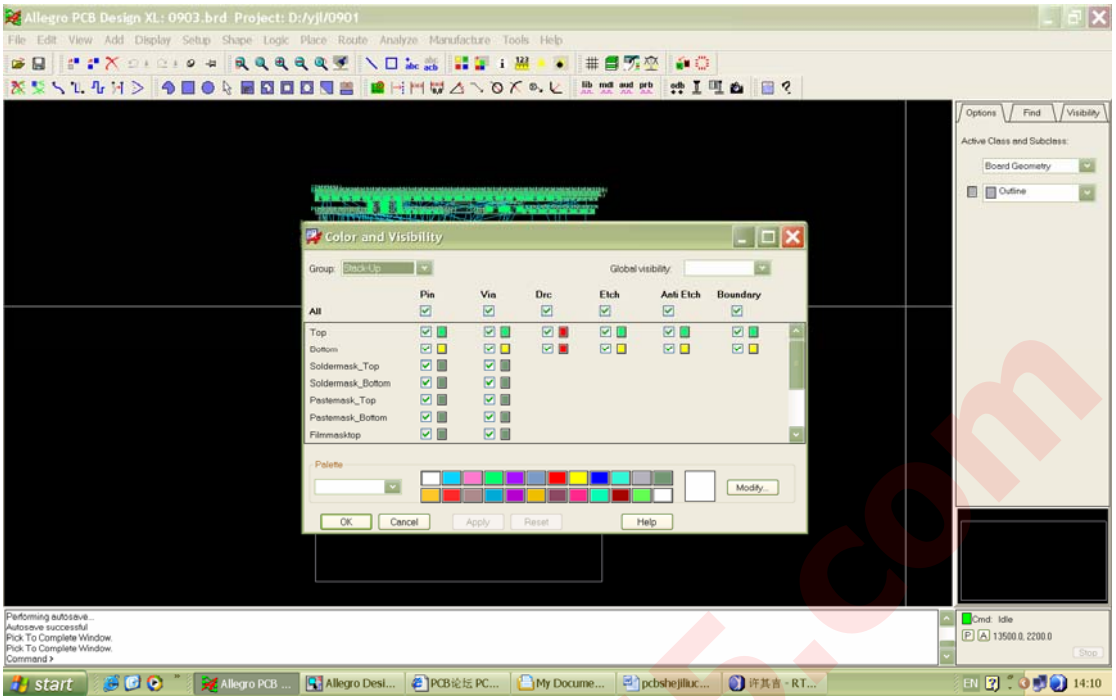
www.eda365.com



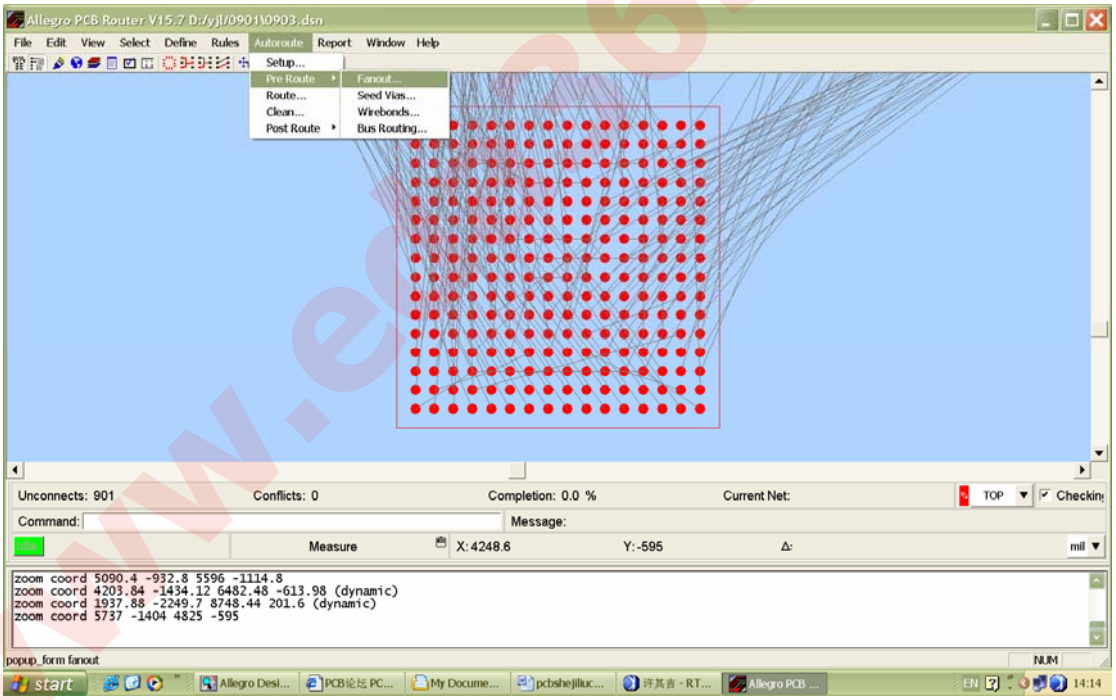
四．设置层叠



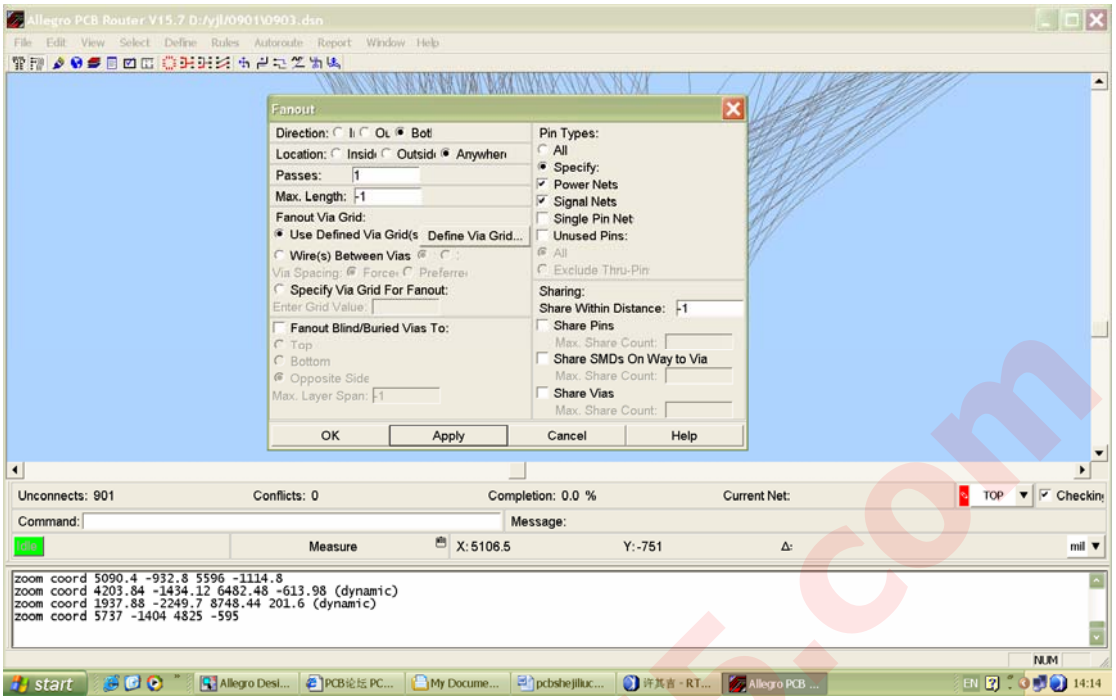
www.elec365.com



五．找模块进行 Fanout



www.ed365.com



六．根据信号流向进行布局。

七．布局之后进行布线。

八．布线之后进行调线。

九．调整丝印。

十．进行标注

十一.进行出光绘和工程文件.

www.eda365.com